



Documentation

[Accueil](#)

[News](#)

[Doc](#)

[Mémoire](#)

[Recrutement](#)

[Faq](#)

[Liens](#)



Pseudo :

Mot de passe :

[Pas de compte ?](#)

[S'inscrire...](#)

[Statistiques :](#)

[Root](#) » [Documentation technique](#) » [Lynx doc](#) » [Processeur/ROM](#)

Sous catégories accessibles :

- [Cycles d'horloge du processeur](#)
- [ROM](#)
- [Mode veille du processeur](#)

«««« (/ ^ \) »»»»

INFOS SUR LA CATEGORIE

Créée le : 2009-09-20 17:00:00

Par : vince

INFOS SUR LA PAGE

Titre : Processeur/ROM

Sous Titre :

Langue : FRA

Source : <http://www.monlynx.de/lynx/lynx4.html>

Auteur : vince

Posté par : vince

Processeur/ROM

Le Processeur est un 65C02 embarqué dans le circuit intégré de Mikey. Les détails de ses jeux d'instructions et des opérations sur les registres peuvent être trouvées dans la spécification VTI.

(Source : <http://www.monlynx.de/lynx/lynx4.html>)

«««« (/ ^ \) »»»»

générée en 4 ms

-- DevLynx, un site par [vince](#) pour vous ==